

(19) 世界知的所有権機関  
国際事務局



(43) 国際公開日  
2005 年 6 月 9 日 (09.06.2005)

PCT

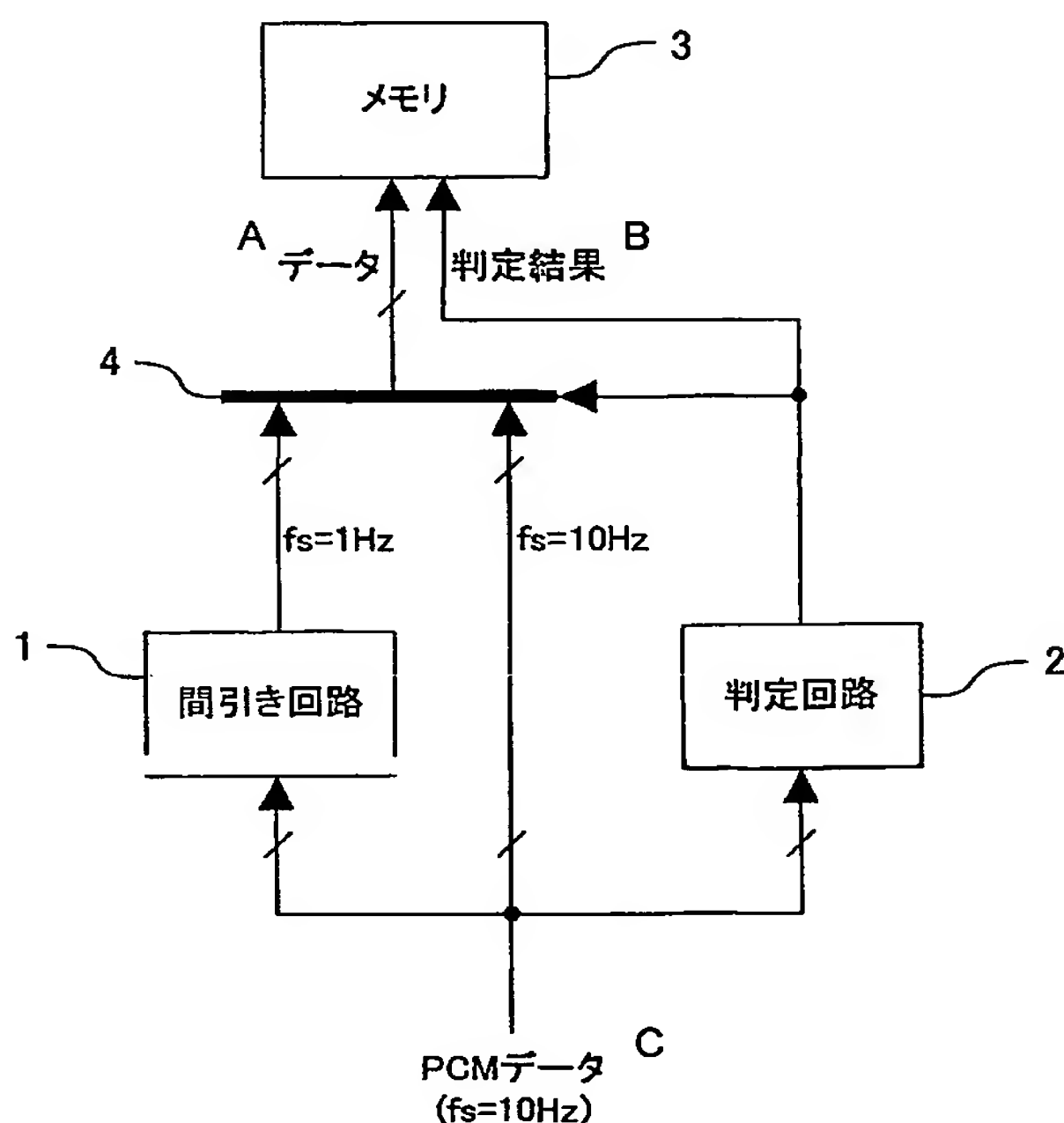
(10) 国際公開番号  
WO 2005/053163 A1

- (51) 国際特許分類<sup>7</sup>: H03M 7/30, G10L 19/00
- (21) 国際出願番号: PCT/JP2004/015577
- (22) 国際出願日: 2004 年 10 月 14 日 (14.10.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:  
特願 2003-395624  
2003 年 11 月 26 日 (26.11.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 崎山 史朗 (SAKIYAMA, Shiro). 木下 雅善 (KINOSHITA, Masayoshi). 道正 志郎 (DOSHO, Shiro).
- (74) 代理人: 前田 弘, 外 (MAEDA, Hiroshi et al.); 〒5410053 大阪府大阪市中央区本町 2 丁目 5 番 7 号 大阪丸紅ビル Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

[続葉有]

(54) Title: SIGNAL PROCESSING APPARATUS

(54) 発明の名称: 信号処理装置



3... MEMORY  
A... DATA  
B... DECISION RESULT  
1... THINNING-OUT CIRCUIT  
2... DECISION CIRCUIT  
C... PCM DATA

(57) Abstract: A signal processing apparatus for compressing data, wherein a thinning-out circuit (1) thins out input PCM data to produce thinned-out data. For example, when a sampling rate  $f_s$  for the PCM data (original data) is  $f_s = 10$  Hz, the thinned-out data is produced at  $f_s = 1$  Hz. Based on an equation indicated below,  $TOTAL1 = |X(n) - X(n-1)| + |X(n-1) - X(n-2)| + \dots + |X(n-8) - X(n-9)|$ , a decision circuit (2) causes a selection circuit (4) to select the input PCM data if  $TOTAL1 > C1$  or otherwise select the thinned-out data. The selected data and the information indicative of the decision result of the decision circuit (2) are written into a memory (3). In this way, a simple circuit structure can be used to compress the original data without losing necessary information included in the original data.

(57) 要約: データ圧縮を行う信号処理装置において、間引き回路 1 は、入力される PCM データを間引いて間引きデータを生成する。例えば、PCM データ (元データ) のサンプリングレート  $f_s$  が  $f_s = 10$  Hz のとき、 $f_s = 1$  Hz の間引きデータを生成する。判定回路 2 は、次式  $TOTAL1 = |X(n) - X(n-1)| + |X(n-1) - X(n-2)| + \dots + |X(n-8) - X(n-9)|$  に基づいて、if  $TOTAL1 > C1$  のときには入力 PCM データを選択し、その他では間引きデータを選択するように、選択回路 4 を制御する。選択されたデータ及び前記判定回路 2 の判定結果情報はメモリ 3 に書き込まれる。従って、簡単な回路構成で、且つ元データの持つ必要な情報を失わずに、元データのデータ圧縮が行われる。



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告書
- 補正書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。